

TL-PCIE-TC

转接板规格书



Revision History

Draft Date	Revision No.	Description
2016/12/27	V1.1	1.修改成 A3
2016/06/15	V1.0	1.初始版本。

目 录

1 产品介绍.....	4
2 产品特性.....	6
3 连接器引脚定义.....	6
4 机械尺寸图.....	10
5 增值服务.....	10
更多帮助.....	11

1 产品介绍

TL-PCIE-TC 是广州创龙为了方便用户测试而设计的 PCIe 转接板，并包含 DSP、FPGA JTAG 集线功能，可使用一个仿真器对 2 个 DSP 或 FPGA 板卡进行调试。采用 PCIe x4 接口模式，每个通道最高传输速度可达 5GBaud，不仅方便插拔，而且安全、稳定、快速。广州创龙 C6678、C665x、AM5728、DM8168、DM8148、DM8127、Artix-7、Kintex-7 等开发板均可使用它进行对接测试，可以缩短客户开发时间，让产品快速上市。

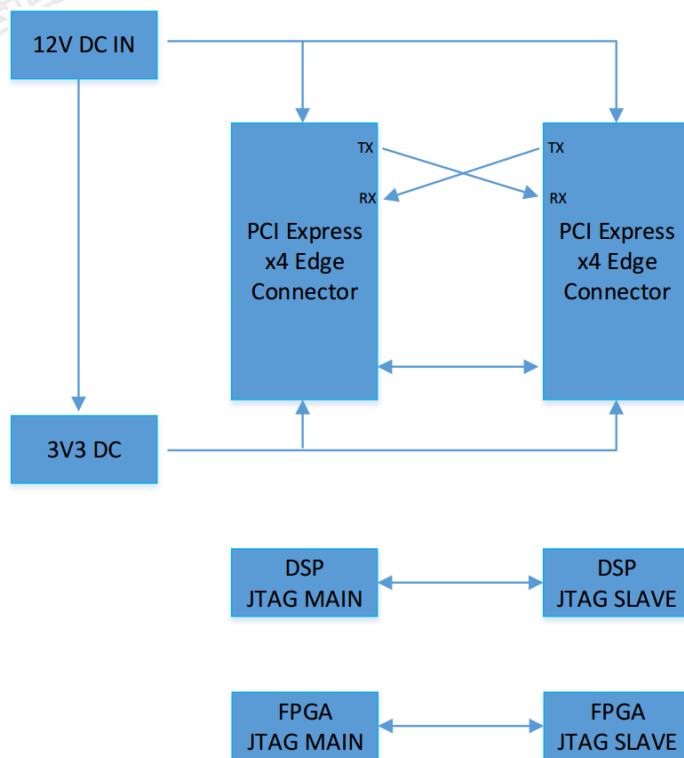


图 1 功能框图



图 2 正面图

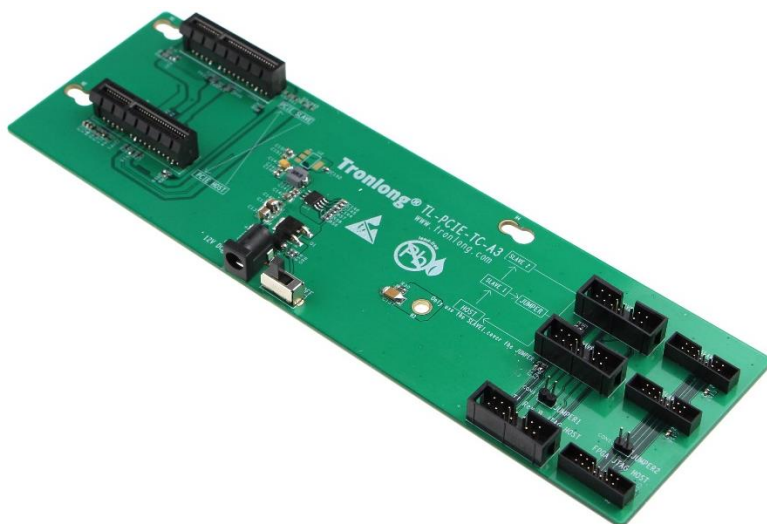


图 3 侧视图 1

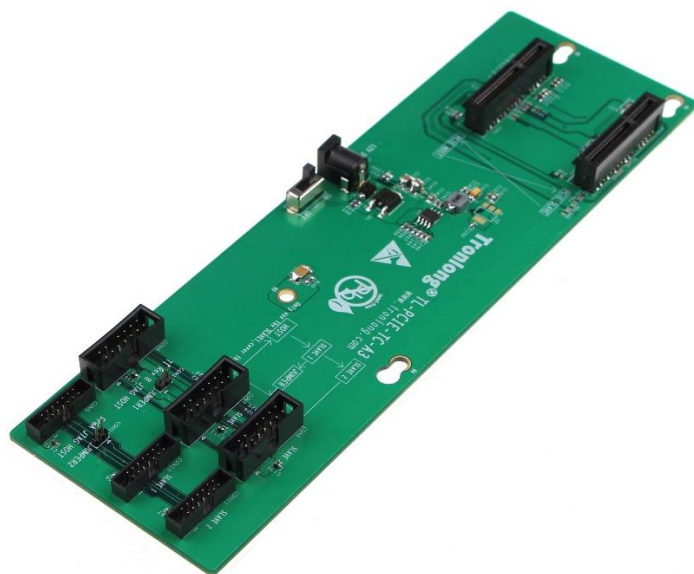


图 4 侧视图 2

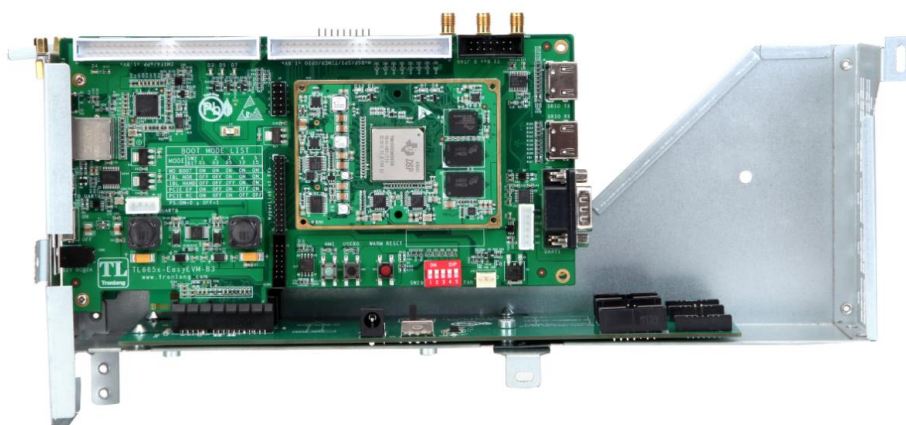


图 5 安装视图 1



图 6 安装视图 2

2 产品特性

- 满足多板卡联合调试与通信，产品固定便捷；
- PCIe x4 接口模式，单通道最高传输速度可达 5GBaud；
- DSP 与 FPGA JTAG 集线功能，可使用 1 个仿真器同时对 2 个板卡进行调试。

3 连接器引脚定义

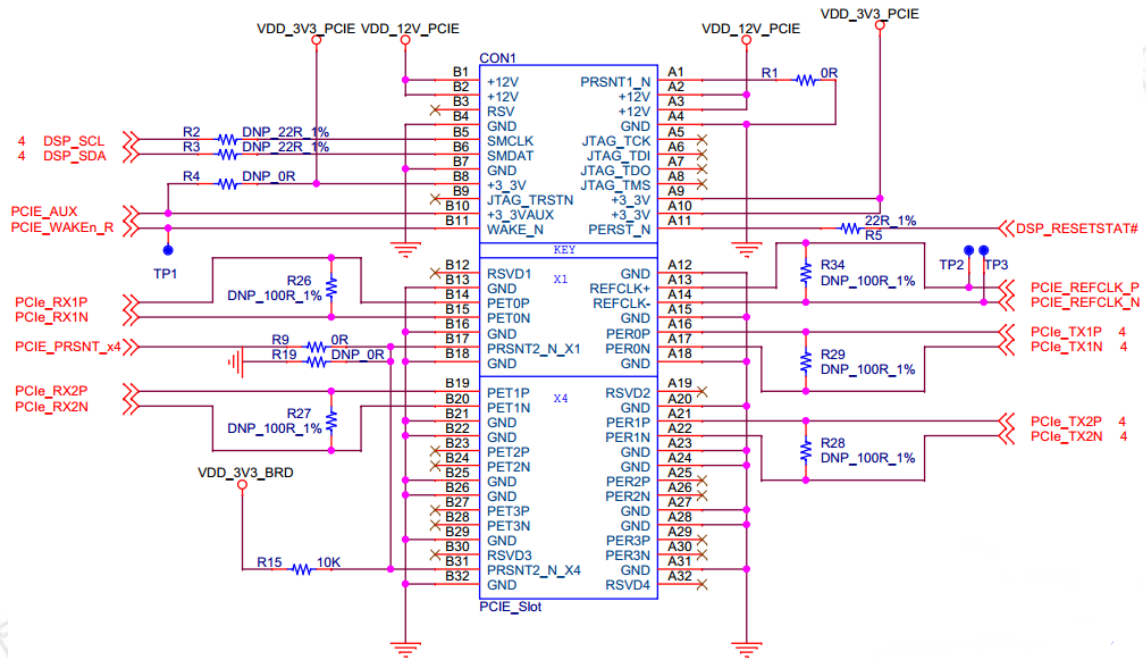


图 7 PCIe HOST 接口定义

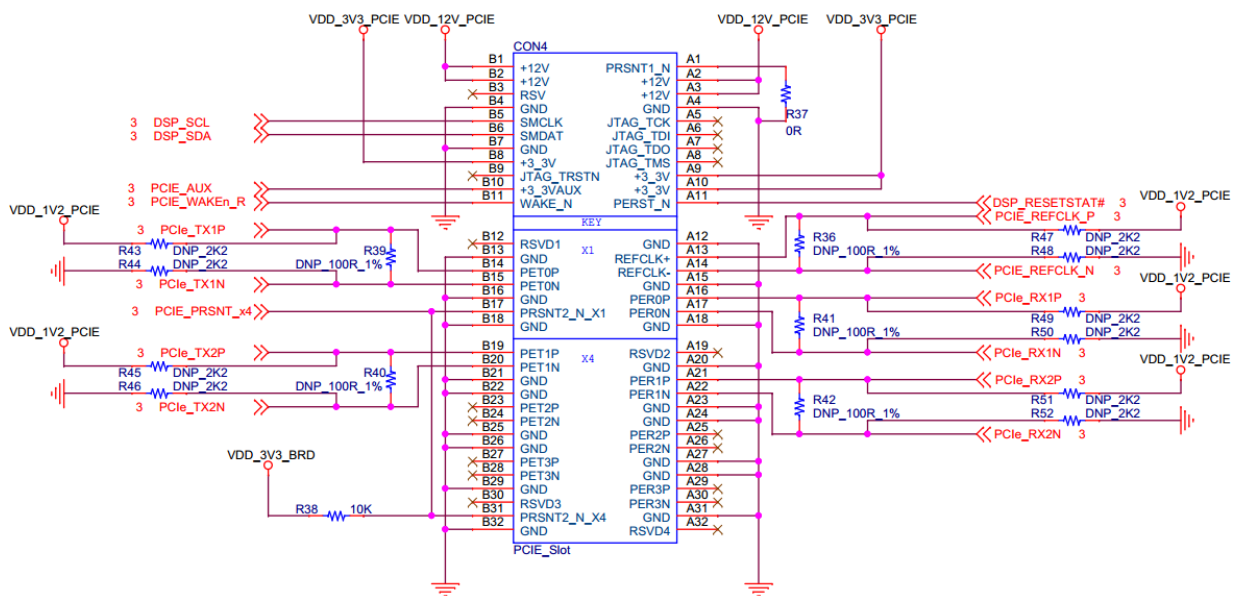


图 8 PCIe Slave 接口定义

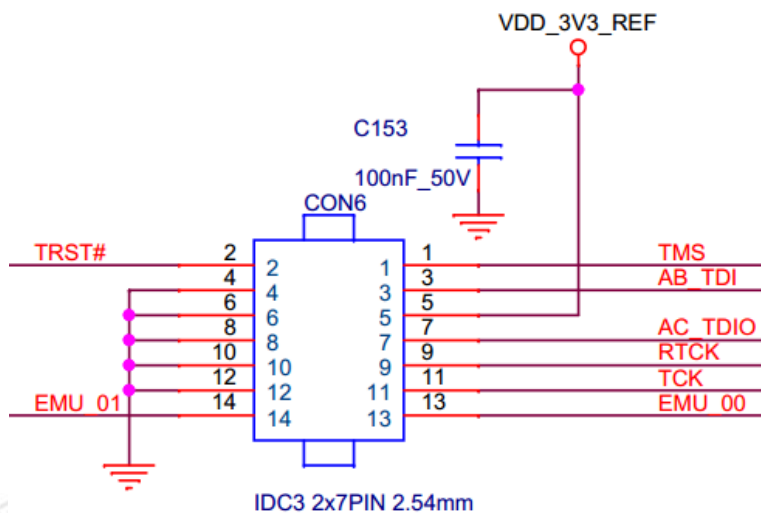


图 9 TI Rev B JTAG HOST 接口定义

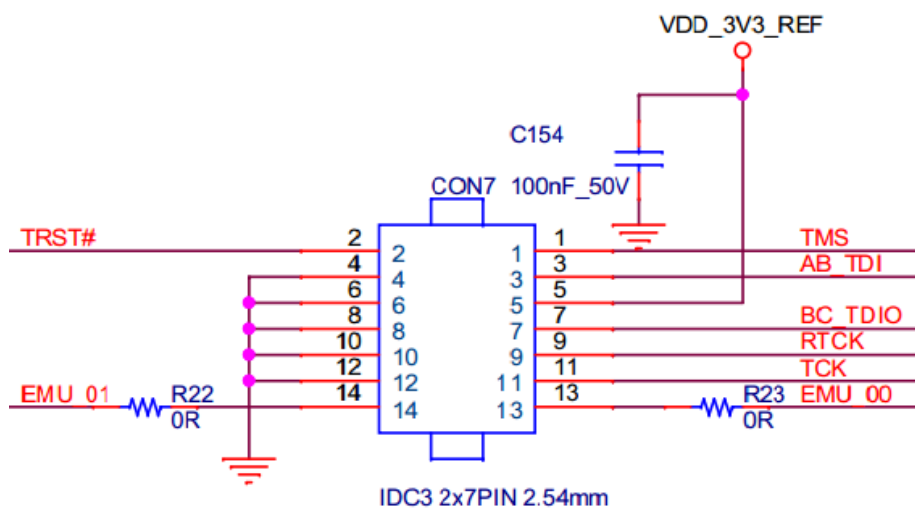


图 10 TI Rev B JTAG Slave1 接口定义

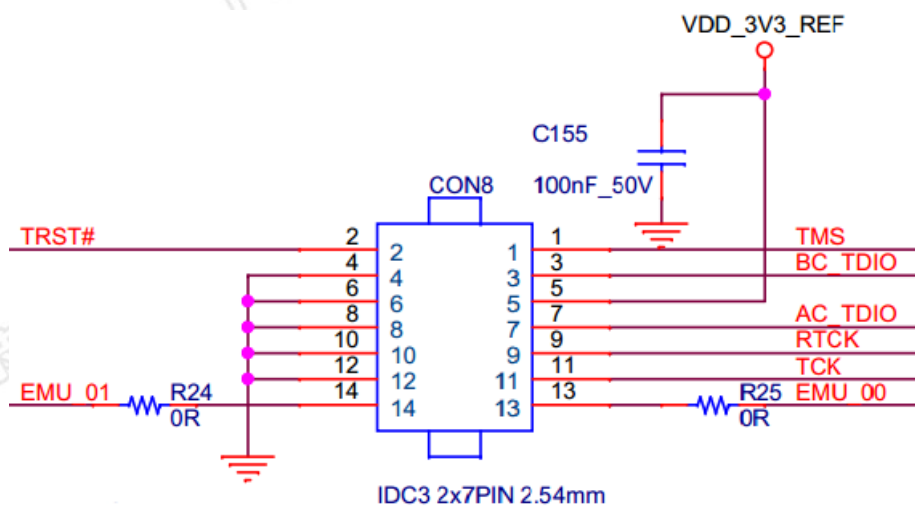


图 11 TI Rev B JTAG Slave2 接口定义

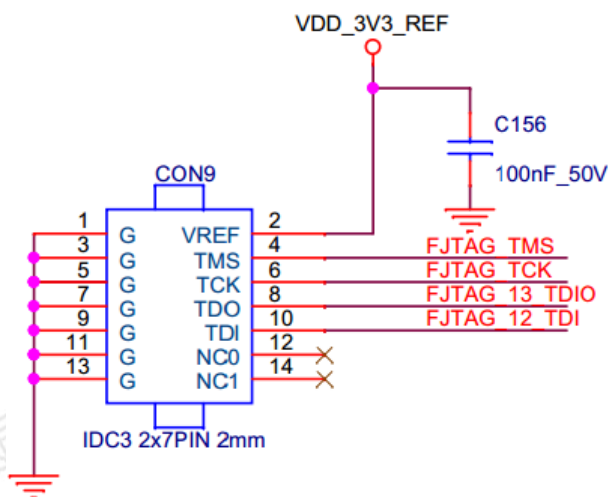


图 12 FPGA JTAG HOST 接口定义

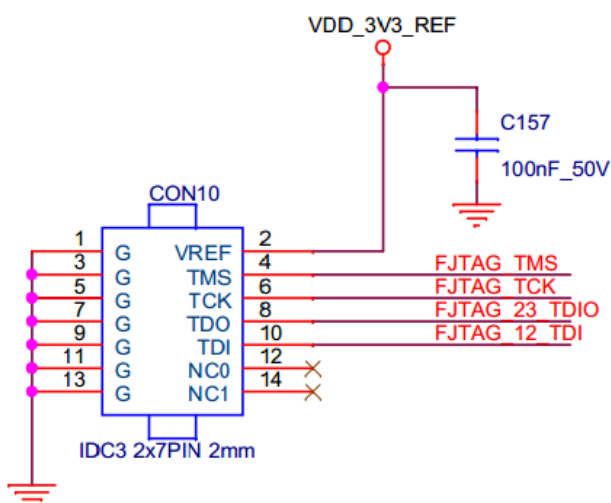


图 13 FPGA JTAG Slave1 接口定义

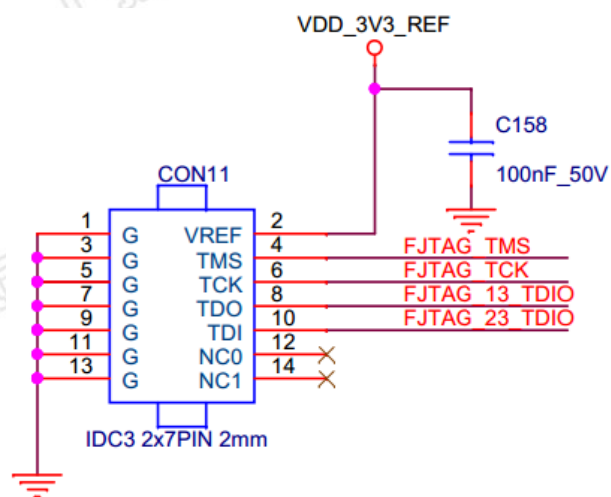


图 14 FPGA JTAG Slave2 接口定义

4 机械尺寸图

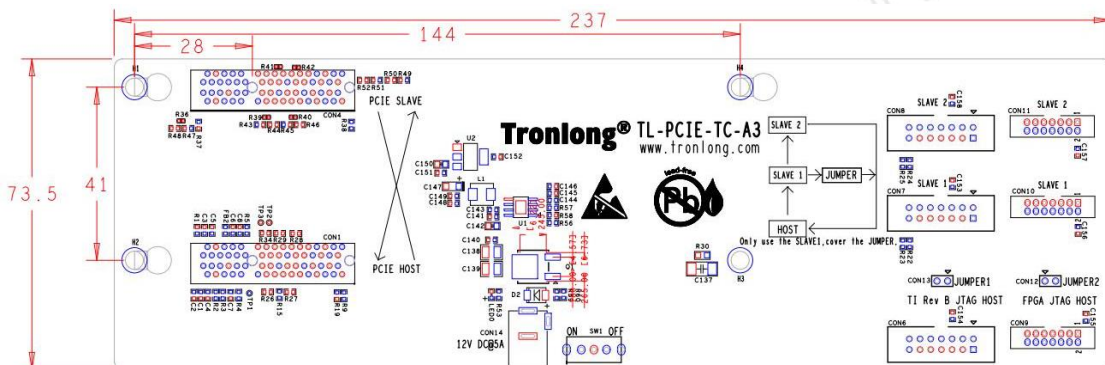


图 15

5 增值服务

- 主板定制设计
- 核心板定制设计
- 嵌入式软件开发
- 项目合作开发
- 技术培训

更多帮助

销售邮箱: sales@tronlong.com

技术邮箱: support@tronlong.com

创龙总机: 020-8998-6280

技术热线: 020-3893-9734

创龙官网: www.tronlong.com

技术论坛: www.51ele.net

线上商城: <https://tronlong.taobao.com>