

# TL-PCIE-TC

## 模块规格书



**广州创龙电子科技有限公司**

© 2013 Guangzhou Tronlong Electronic Technology Co.,Ltd.

Revision History

Draft Date	Revision No.	Description
2022/12/15	V1.1	1. 新增产品订购型号。 2. 描述优化。
2020/12/20	V1.0	1. 初始版本。

目 录

1 产品简介..... 4

2 机械尺寸..... 6

3 引脚定义..... 7

4 产品订购型号..... 10

5 发货清单..... 10

6 增值服务..... 11

更多帮助..... 12

## 1 产品简介

TL-PCIE-TC 是一款为实现 PCIe 板间通信以及调试接口拓展而设计的转接板，主要用于创龙科技 TMS320C6678、AM5728、MPSoC、Zynq-7000、Kintex-7、i.MX 8M Mini、RK3568 等具有 PCIe 接口的评估板之间的 PCIe 通信测试。此转接板特点如下：

- (1) 具有两个 PCIe x4 插槽，可实现 PCIe 板间通信调试功能。
- (2) 采用 12V 直流电源输入，可通过 PCIe 插槽向两个 PCIe 板卡供电。
- (3) 具有 3 个 TI DSP JTAG 接口，可实现两个 TI DSP 板卡 JTAG 接口的菊花链连接，使用一个仿真器即可同时对两个板卡进行调试。
- (4) 具有 3 个 Xilinx FPGA JTAG 接口，可实现两个 Xilinx FPGA 板卡 JTAG 接口的菊花链连接，使用一个下载器即可同时对两个板卡进行调试。

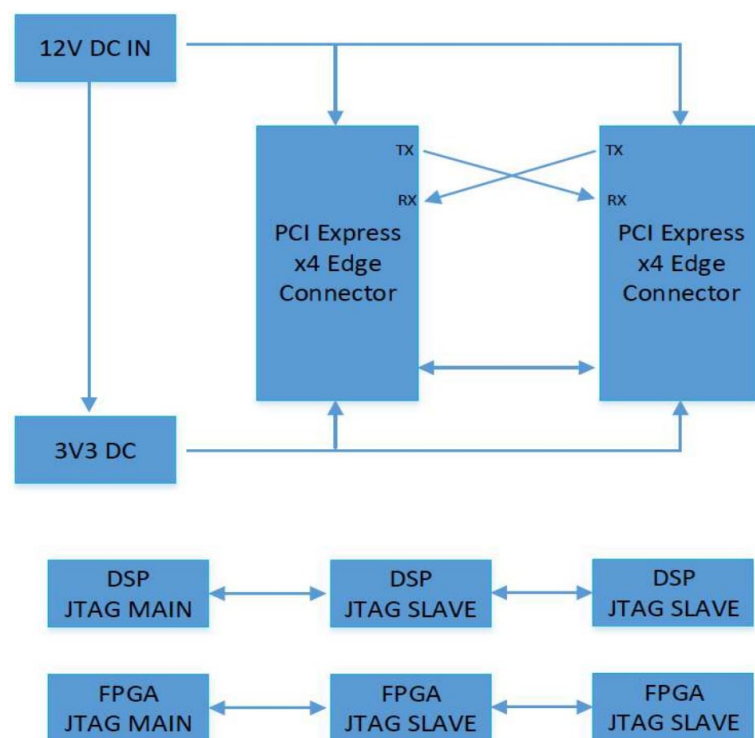


图 1 功能框图

因我们的存在，让嵌入式应用更简单



图 2

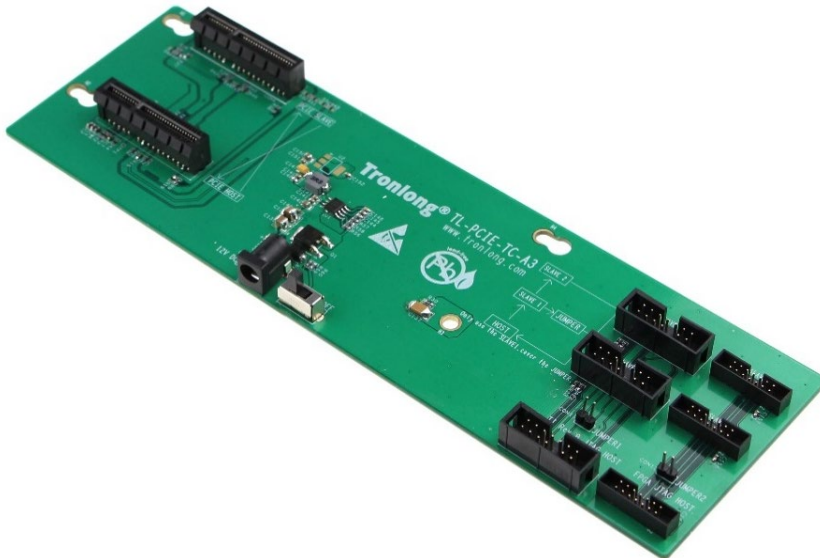


图 3

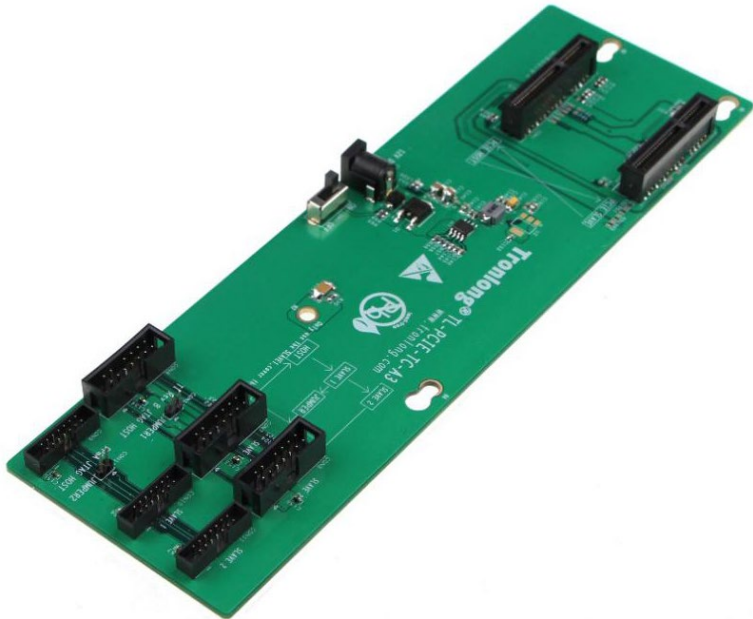


图 4

因我们的存在，让嵌入式应用更简单





图 5 安装效果图 1



图 6 安装效果图 2

## 2 机械尺寸

因我们的存在，让嵌入式应用更简单

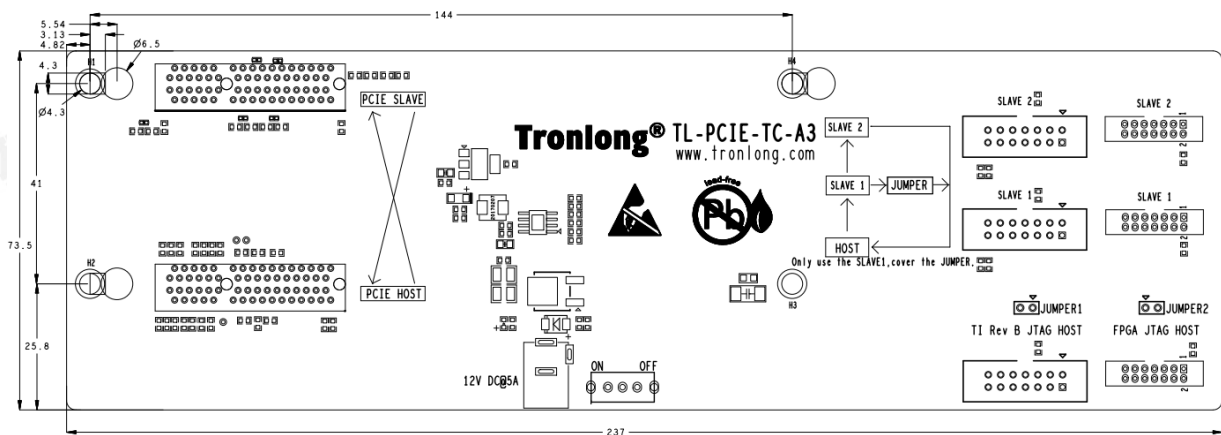


图 7

3 引脚定义

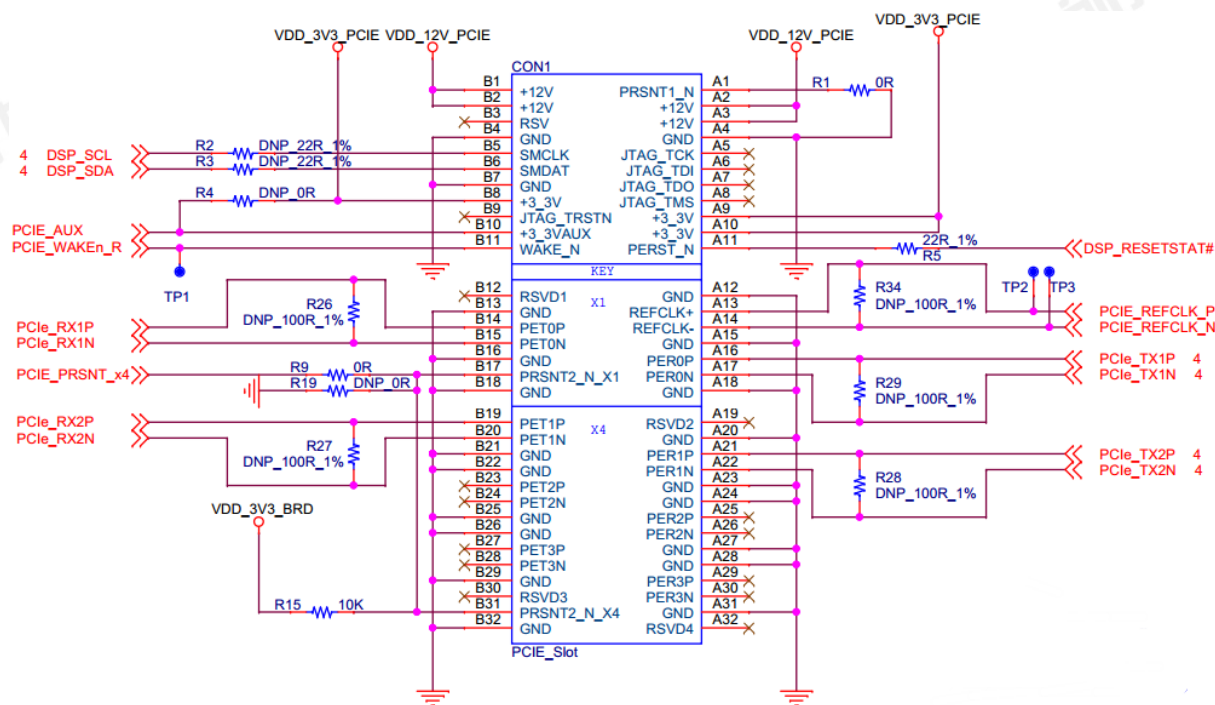


图 8 PCIe RC(HOST)接口定义

因我们的存在，让嵌入式应用更简单

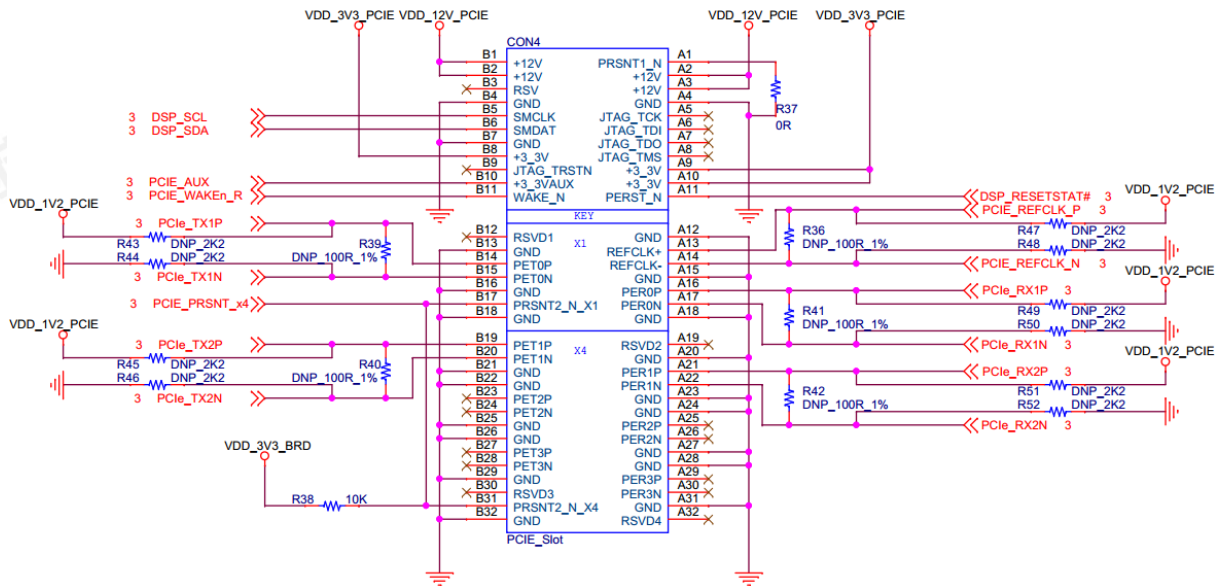


图 9 PCIe EP(Slave)接口定义

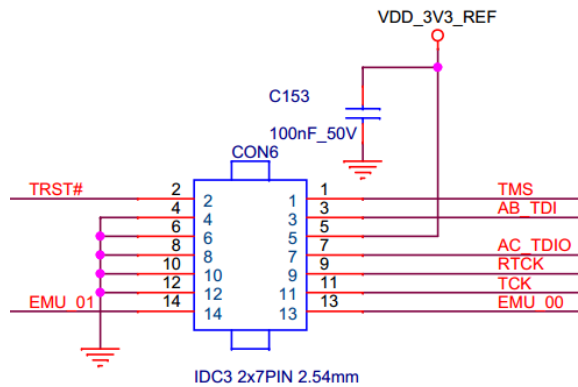


图 10 TI Rev B JTAG HOST 接口定义

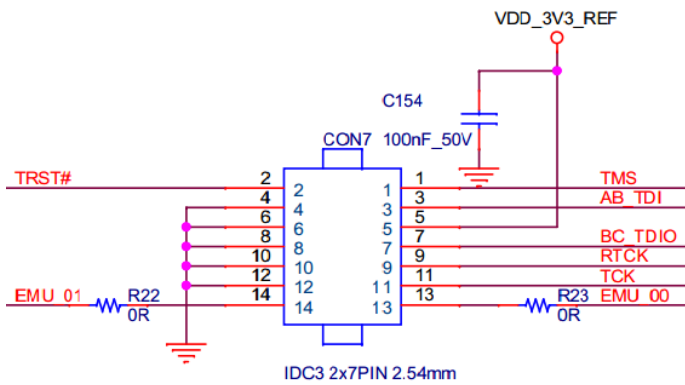


图 11 TI Rev B JTAG Slave1 接口定义

因我们的存在，让嵌入式应用更简单



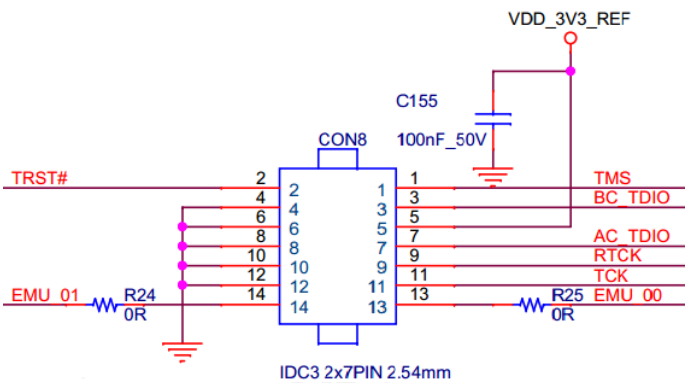


图 12 TI Rev B JTAG Slave2 接口定义

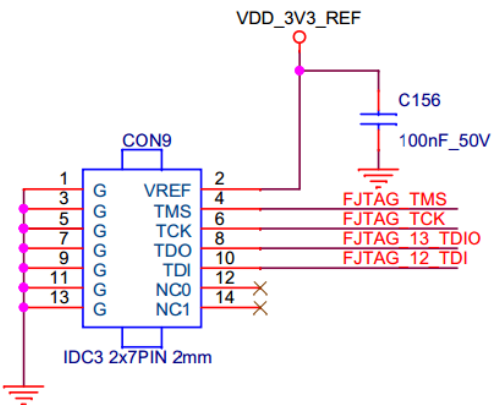


图 13 Xilinx FPGA JTAG HOST 接口定义

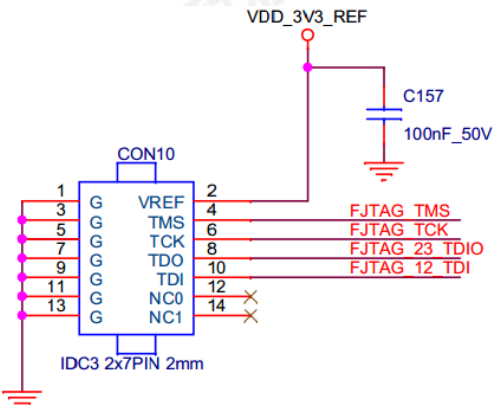


图 14 Xilinx FPGA JTAG Slave1 接口定义

因我们的存在，让嵌入式应用更简单

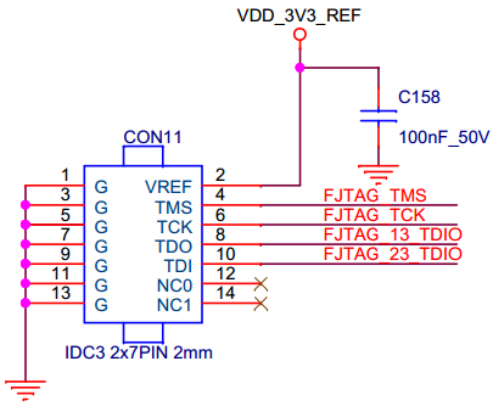


图 15 Xilinx FPGA JTAG Slave2 接口定义

4 产品订购型号

表 1

产品名称	订购型号
TL-PCIE-TC 模块	TL-PCIE-TC-A3

5 发货清单

表 2

名称	数量	备注
TL-PCIE-TC 模块	1 个	/
14pin 2.0mm 间距排线	2 条	赠品
14pin 2.54mm 间距排线	2 条	赠品
金属固定架（含螺丝）	1 个	赠品
金属挡板（含螺丝）	2 块	赠品
12V 电源适配器	1 个	赠品
资料光盘	1 套	赠品

因我们的存在，让嵌入式应用更简单

## 6 增值服务

- 主板定制设计
- 核心板定制设计
- 嵌入式软件开发
- 项目合作开发
- 技术培训

## 更多帮助

销售邮箱: [sales@tronlong.com](mailto:sales@tronlong.com)

技术邮箱: [support@tronlong.com](mailto:support@tronlong.com)

创龙总机: 020-8998-6280

技术热线: 020-3893-9734

创龙官网: [www.tronlong.com](http://www.tronlong.com)

技术论坛: [www.51ele.net](http://www.51ele.net)

官方商城: <https://tronlong.tmall.com>